

证书号第2990764号



发明专利证书

发明名称：模拟译码电路设计方法及系统

发明人：赵哲；王帅；尹雪；郑浩；丁旭辉；高原；卜祥元；安建平
曾博文

专利号：ZL 2016 1 0035297.4

专利申请日：2016年01月19日

专利权人：北京理工大学

地址：100081 北京市海淀区中关村南大街5号北京理工大学

授权公告日：2018年07月06日

授权公告号：CN 105512439 B

本发明经过本局依照中华人民共和国专利法进行审查，决定授予专利权，颁发本证书并在专利登记簿上予以登记。专利权自授权公告之日起生效。

本专利的专利权期限为二十年，自申请日起算。专利权人应当依照专利法及其实施细则规定缴纳年费。本专利的年费应当在每年01月19日前缴纳。未按照规定缴纳年费的，专利权自应当缴纳年费期满之日起终止。

专利证书记载专利权登记时的法律状况。专利权的转移、质押、无效、终止、恢复和专利权人的姓名或名称、国籍、地址变更等事项记载在专利登记簿上。



局长
申长雨

申长雨

